

铝掺杂对氧化锌压敏陶瓷电性能的影响

蔺家骏, 李盛涛, 何锦强, 刘文凤

(西安交通大学 电力设备电气绝缘国家重点实验室, 西安 710049)

摘要: 研究了微量铝(Al)掺杂对氧化锌(ZnO)压敏陶瓷显微结构、电性能和本征点缺陷浓度等方面的影响及其作用机理。研究表明, 介电损耗峰值能够在一定程度上反映 ZnO 压敏陶瓷本征点缺陷浓度, 微量 Al 掺杂能够引起 ZnO 压敏陶瓷本征点缺陷浓度的显著降低。氧空位缺陷对应的损耗峰峰值从 88.82 下降到 1.74, 锌间隙缺陷对应的损耗峰峰值从 133.38 下降到 8.14。随着 Al 掺杂量的增加, ZnO 压敏陶瓷平均晶粒尺寸从 9.15 μm 逐渐下降到 6.24 μm , 而压敏电压从 235 V/mm 逐渐提高到 292 V/mm。可见 Al 掺杂抑制了 ZnO 压敏陶瓷中本征点缺陷的形成, 而本征缺陷浓度的降低导致材料显微结构和电性能发生明显变化。本文阐述了 Al 掺杂对 ZnO 压敏陶瓷本征缺陷的影响机理, 建立了 ZnO 压敏陶瓷显微形貌、电性能、介电性能和本征点缺陷之间的联系。

关键词: ZnO 压敏陶瓷; Al 掺杂; 本征点缺陷

中图分类号: TM28 文献标识码: A

Effect of Al Addition on Electrical Properties of ZnO-based Varistor Ceramics

LIN Jia-Jun, LI Sheng-Tao, HE Jin-Qiang, LIU Wen-Feng

(State Key Laboratory of Electrical Insulation and Power Equipment, Xi'an Jiaotong University, Xi'an 710049, China)

Abstract: The influences of trace ionic Al addition on the microstructure, electrical properties and intrinsic defects concentration of ZnO-based varistor ceramics were investigated. The results show that the peak value of imaginary permittivity can be used to represent intrinsic defect concentration. Trace ionic Al addition greatly reduces the intrinsic defect concentrations, *i.e.* the peak value of imaginary permittivity, representing the oxygen vacancy defect decreases from 88.8 to 1.7, and the corresponding zinc interstitial defect decreasing from 133.4 to 8.1. With the increase of ionic Al addition, the varistor voltage increases from 235 V/mm to 292 V/mm and the average grain size decreases from 9.15 μm to 6.24 μm . The results indicate that Al addition effectively restrains the formation of intrinsic defects in ZnO-based varistor ceramics, leading to the change of microstructure and electrical properties. Furthermore, the inhibition mechanism of Al addition to the intrinsic defects in ZnO-based varistor ceramics is discussed, and the relationships between microstructure, electrical properties, dielectric properties and intrinsic defects are established.

Key words: ZnO-based varistor ceramic; Al dopant; intrinsic defect

ZnO 压敏陶瓷以其优异的非线性电压-电流特性和能量吸收能力, 而被广泛应用于电子线路、器件和电力系统中^[1-5]。随着 ZnO 压敏陶瓷应用领域的拓展, 其电性能亟需提高。

传统的 ZnO 压敏陶瓷是一个复杂的化学体系, 包含 Bi、Mn、Co、Sb、Al 和 Cr 等添加剂^[6-7]。不同的金属氧化物对 ZnO 压敏陶瓷的非线性特性有不同的影响。许多学者研究了 Al 掺杂对 ZnO 压敏

收稿日期: 2016-02-01; 收到修改稿日期: 2016-03-28

基金项目: 国家重点基础研究发展计划(973 计划)(2015CB251003)

State Key Program of National Basic Research (973 Program) of China (2015CB251003)

作者简介: 蔺家骏(1990-), 男, 博士研究生. E-mail: 425964714@qq.com

通讯作者: 李盛涛, 教授. E-mail: sli@mail.xjtu.edu.cn

陶瓷电性能的影响^[8-14]。研究发现,微量 Al 能够有效地提高晶粒电导率,从而拓展 ZnO 压敏陶瓷的工作电场。研究还发现,Al 掺杂能够抑制 ZnO 晶粒生长,但是低掺杂量时的抑制机理仍然不是十分清楚。通过改进制备工艺(共沉淀法或溶胶-凝胶法)和采用纳米粉料^[12-14],可以改善 Al 掺杂 ZnO 压敏陶瓷的均匀性,使其性能进一步得到提高。然而,对于微量 Al 掺杂就能够引起 ZnO 压敏陶瓷宏观电性能极大变化的机制,目前仍缺乏足够的认识。 Al^{3+} 的离子半径小于 Zn^{2+} ,所以 Al 离子能够进入 ZnO 晶粒中,并影响晶格点阵缺陷的平衡。一般来说,Al 离子进入 ZnO 晶粒中会替代 Zn 离子或进入填隙位形成施主掺杂。Al 离子对 ZnO 压敏陶瓷本征缺陷结构的影响,造成了宏观电性能的变化。但是,Al 掺杂对 ZnO 压敏陶瓷缺陷结构的影响,至今仍停留在理论分析阶段而缺乏直观表征。

ZnO 压敏陶瓷的缺陷结构对于其电性能具有重要作用,而 ZnO 压敏陶瓷的缺陷结构与其极化过程紧密相关。而介电谱常用来探测缺陷电荷的松弛运动。因此,采用介电谱能够有效地研究 ZnO 压敏陶瓷的缺陷结构^[15]。对 ZnO 压敏陶瓷低温介电谱(-100°C)的研究发现,ZnO 压敏陶瓷存在两个活化能分别为 0.32eV 和 0.23eV 的损耗峰,它们分别是由氧空位和锌填隙缺陷的电子松弛过程引起^[16-17]。在 ZnO 压敏陶瓷模量谱上能够观察到相同的松弛过程,进一步验证了前述结果的正确性^[18-19]。总而言之,通过损耗峰随配方和制备工艺的变化可以检测 ZnO 压敏陶瓷缺陷结构的改变。因此可以通过低温介电谱直观地表征 Al 掺杂对 ZnO 压敏陶瓷缺陷结构的影响,进而分析本征缺陷变化对 ZnO 压敏陶瓷显微结构和电性能的影响。

本工作采用传统固相法制备了不同 $\text{Al}(\text{NO}_3)_3$ 添加量(0、0.006mol%、0.015mol%、0.030mol%)的 ZnO 压敏陶瓷试样,研究了 Al 掺杂对 ZnO 压敏陶瓷显微结构、晶粒生长、电性能和介电性能的影响,建立了本征缺陷与 ZnO 压敏陶瓷显微结构和电性能之间的联系。

1 实验方法

采用传统固相法制备不同 $\text{Al}(\text{NO}_3)_3$ 掺杂量的 ZnO 压敏陶瓷。五元 ZnO 压敏陶瓷的配方为 97mol% ZnO、0.5mol% Bi_2O_3 、1mol% Sb_2O_3 、0.5mol% Co_3O_4 、0.5mol% Cr_2O_3 、0.5mol% MnO_2 。四种 ZnO 压敏陶瓷试样的 $\text{Al}(\text{NO}_3)_3$ 含量分别为:(1) 0 (Al-0),

(2) 0.006mol% (Al-60), (3) 0.015mol% (Al-150), (4) 0.030mol% (Al-300)。将化学纯的氧化物放入装有铅球的聚乙烯罐子中,加入去离子水,使用行星磨机以一定的速率均匀混合。铝以硝酸盐 $\text{Al}(\text{NO}_3)_3 \cdot 9\text{H}_2\text{O}$ (在 200°C 下分解为 Al_2O_3) 的形式加入球磨罐中。球磨后的粉料用压力机压成 $\phi 20\text{ mm} \times 5\text{ mm}$ 的生坯。生坯在 1200°C 下保温 2 h 得到陶瓷试样 ($\Phi \sim 17\text{ mm}$, $d \sim 4\text{ mm}$)。

采用 X 射线衍射 (XRD; d8advance 3.0) 分析试样的晶相结构;采用扫描电子显微镜 (SEM; VE-9800S) 观察试样的表面形貌。试样的压敏电压 E 定义为: $U_{1\text{mA}}/d$, 式中 $U_{1\text{mA}}$ 是电流为 1mA 时的电压, d 是试样的厚度(mm)。非线性系数定义为:

$$\alpha = (\lg I_2 - \lg I_1) / (\lg U_2 - \lg U_1)$$

式中 $I_1=0.1\text{ mA}$, $I_2=1\text{ mA}$, U_1 和 U_2 分别为电流为 I_1 和 I_2 时的电压。

通过 Novocontrol 宽频带介电谱仪测量试样的介电频谱,测试频率和温度范围分别为 $0.1 \sim 10^6\text{ Hz}$ 和 $-120^\circ\text{C} \sim 20^\circ\text{C}$ 。

2 结果和讨论

不同 Al 掺杂量 ZnO 压敏陶瓷试样的 XRD 图谱如图 1 所示。在所有试样中均能够观察到 ZnO 相、富 Bi_2O_3 相和 $\text{Zn}_7\text{Sb}_2\text{O}_{12}$ 尖晶石相。从图 1 还可以看出,不同 Al 掺杂量的 ZnO 试样,没有形成额外的衍射峰,这表明微量 Al 元素掺杂对试样的相组成没有影响。这是因为试样中 Al 含量很低,还没有达到 Al 在 ZnO 晶粒中的溶解极限。对 $\text{Zn}_{1-x}\text{Al}_x\text{O}$ 试样的研究也证明当 $x \leq 0.05$ 时,不会产生额外的衍射峰^[11]。由于 Al^{3+} 的离子半径(0.051 nm)小于 Zn^{2+} (0.074 nm),因此 Al^{3+} 能够进入 ZnO 晶粒中进而影响晶格缺陷平

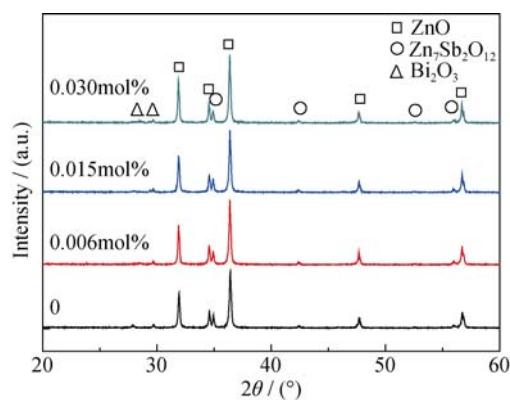


图 1 不同 Al 掺杂量 ZnO 压敏陶瓷试样的 XRD 图谱
Fig. 1 XRD patterns of ZnO varistor ceramic samples doped with various Al amounts

衡。通过 XRD 图谱可计算得到不同 Al 掺杂量的试样中 ZnO 晶粒的晶格常数, 如表 1 所示。从表 1 可以看到, 随着 Al 掺杂量增加, ZnO 晶粒的晶格常数先增大后略微减小然后又增大, 晶格常数整体呈增大趋势。由此可以推断, Al^{3+} 进入 ZnO 晶粒后, 会同时形成填隙缺陷和替位缺陷, 形成填隙缺陷会使晶格常数增大, 而替位缺陷则会使晶格常数减小, 这就导致了晶格常数的波动。总的来说, Al^{3+} 更容易占据填隙位, 所以 ZnO 晶粒的晶格常数是呈增大趋势的。

Al 掺杂 ZnO 压敏陶瓷试样的显微形貌如图 2 所示, 图注括号内的数值为试样的平均晶粒尺寸, 平均晶粒尺寸是通过统计每个试样上 100 到 200 个晶粒的大小计算得到的。随着 Al 掺杂量的增加, ZnO 试样的平均晶粒尺寸从 $9.15\text{ }\mu\text{m}$ 下降到 $6.24\text{ }\mu\text{m}$, 晶间相增加。结果表明, 即使很少量的 Al 元素掺杂就能够有效地抑制 ZnO 晶粒的生长。

对 ZnO 压敏陶瓷的研究表明, 当 Al 掺杂量很高 ($>0.1\text{mol}\%$) 时, 陶瓷内部会形成 ZnAl_2O_4 尖晶石相并阻碍 ZnO 晶粒的生长^[8]。这种抑制是由于阻塞效应引起的晶界运动性的降低。但 XRD 图谱显示, 微量 Al 掺杂试样中并没有检测到 ZnAl_2O_4 , 这说明 Al 元

表 1 不同 Al 掺杂量 ZnO 压敏陶瓷试样 ZnO 晶粒晶格常数
Table 1 Lattice constant of ZnO grain in ZnO varistor ceramic samples doped with various Al amounts

Al amount/mol%	<i>a</i> /nm	<i>c</i> /nm
0	0.323947	0.518892
0.006	0.324105	0.519197
0.015	0.324071	0.519127
0.030	0.324173	0.519337

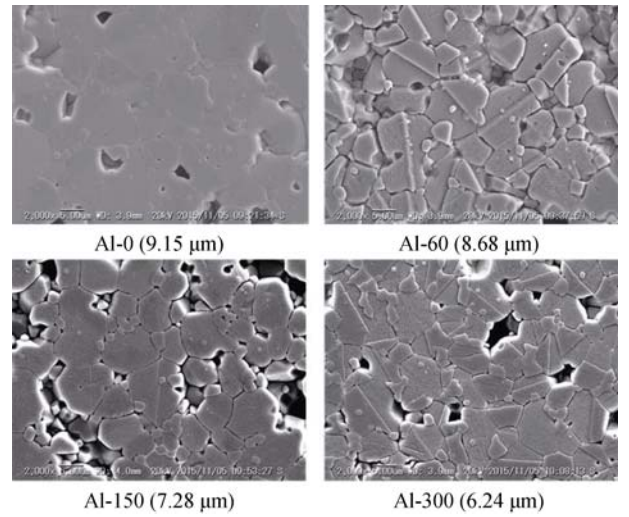


图 2 不同 Al 掺杂量 ZnO 压敏陶瓷试样的 SEM 照片
Fig. 2 SEM images of ZnO varistor ceramic samples doped with various Al amounts

素是以其他方式影响了 ZnO 晶粒的生长, Al 离子有可能进入 ZnO 晶粒中改变了其缺陷结构, 从而影响 ZnO 晶粒的生长。图 3 为不同 Al 掺杂量 ZnO 压敏陶瓷试样室温下的 I - V 特性, 试样的非线性系数和压敏电压见表 2, 从表中可以看到, 未掺 Al 试样 I - V 曲线击穿区域更加平坦, 试样的非线性系数 α 是 41.98。而 Al 掺杂量为 $0.030\text{mol}\%$ 时, 试样的非线性系数下降到 14.26。随着 Al 掺杂量的增加, 试样的压敏电压 E 逐渐从 235 V/mm 提高到 292 V/mm 。

ZnO 压敏陶瓷小电流区的 I - V 特性主要受晶界肖特基势垒控制。从图 2 可以看到, Al 掺杂有效地减小了晶粒尺寸, 这意味着单位尺寸内的晶界数增多, 从而提高了试样的压敏电压。另一方面, 非线性系数的下降意味着晶界势垒高度的降低。ZnO 压敏陶瓷晶界双肖特基势垒能够用原子缺陷模型来描述^[2, 7], 其基本概念是组成势垒的耗尽层由两部分构成: 稳定的、空间固定的带正电荷离子和亚稳定的、可移动的带正电荷的锌填隙, 前一种离子是三价取代离子(施主离子)和本征的氧空位; 后一种离子是本征的 1 价和 2 价锌填隙。这些正电荷离子从晶界两端延伸至相邻的晶粒, 并被晶界面负电荷(锌空位)层补偿。Al 离子进入 ZnO 晶粒中能够影响本征缺陷浓度, 从而降低晶界势垒高度。

图 4 为不同试样的室温介电谱, 从图中可以看

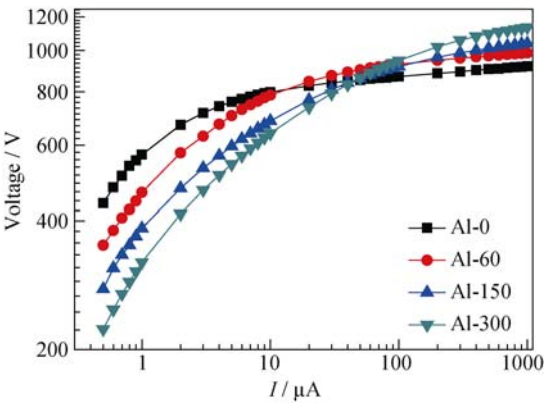


图 3 不同 Al 掺杂量 ZnO 压敏陶瓷试样 I - V 特性
Fig. 3 I - V characteristics of ZnO varistor ceramic samples doped with various Al amounts

表 2 不同 Al 掺杂量 ZnO 压敏陶瓷试样非线性系数和压敏电压
Table 2 Nonlinear coefficient and varistor voltage of ZnO varistor ceramic samples doped with various Al amounts

Sample	α	$E / (\text{V} \cdot \text{mm}^{-1})$
Al-0	41.98	235
Al-60	37.98	249
Al-150	20.56	272
Al-300	14.26	292

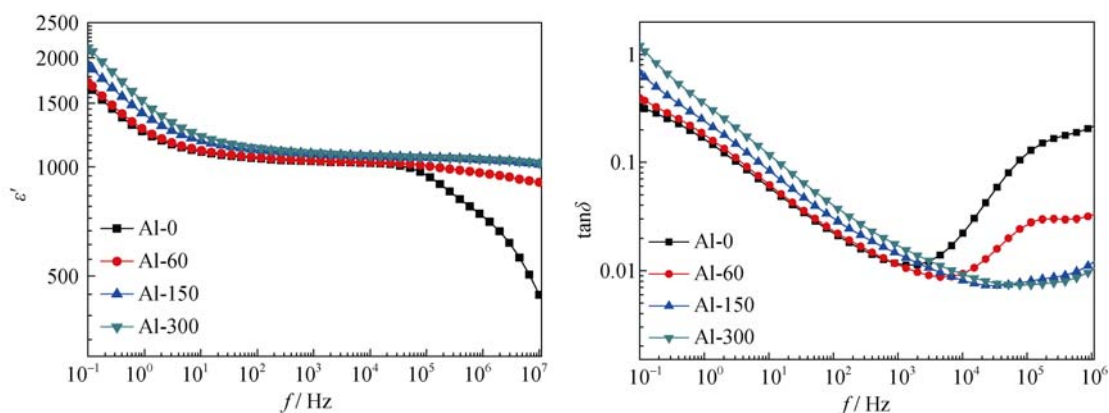


图 4 不同 Al 掺杂量 ZnO 压敏陶瓷试样的室温(25℃)介电谱

Fig. 4 Dielectric spectra of ZnO varistor ceramic samples doped with various Al amounts at room temperature (25℃)

到,随着 Al 掺杂量的增加,试样的介电常数实部 ϵ' 逐渐增加。介电损耗在低频区有所增加,而在高频区反而下降。低频区的介电损耗是由电导过程引起的,Al 掺杂会降低 ZnO 晶界势垒高度,导致低频电导损耗的增加。高频区的介电损耗是由 ZnO 压敏陶瓷的松弛极化过程引起的,而试样的松弛极化过程与其缺陷结构密切相关,高频损耗的降低意味着缺陷结构的改变。

为了研究 Al 掺杂对 ZnO 压敏陶瓷缺陷结构的影

响,对不同 Al 掺杂量试样的低温(-120℃~60℃)介电频谱进行了分析(图 5)。对于 Al-0 和 Al-60 试样,介电常数虚部谱图上有两个明显的松弛损耗峰。这两个峰是由 ZnO 压敏陶瓷的本征缺陷(氧空位和锌填隙)引起的^[16]。低频峰的活化能为 0.32 eV,对应于氧空位;而高频峰的活化能为 0.22 eV,对应于锌填隙。对于 Al-150 和 Al-300 试样,松弛峰高度明显降低而低频峰(氧空位)甚至消失不见。与此同时,低频电导损耗随着 Al 含量的增加明显提高。

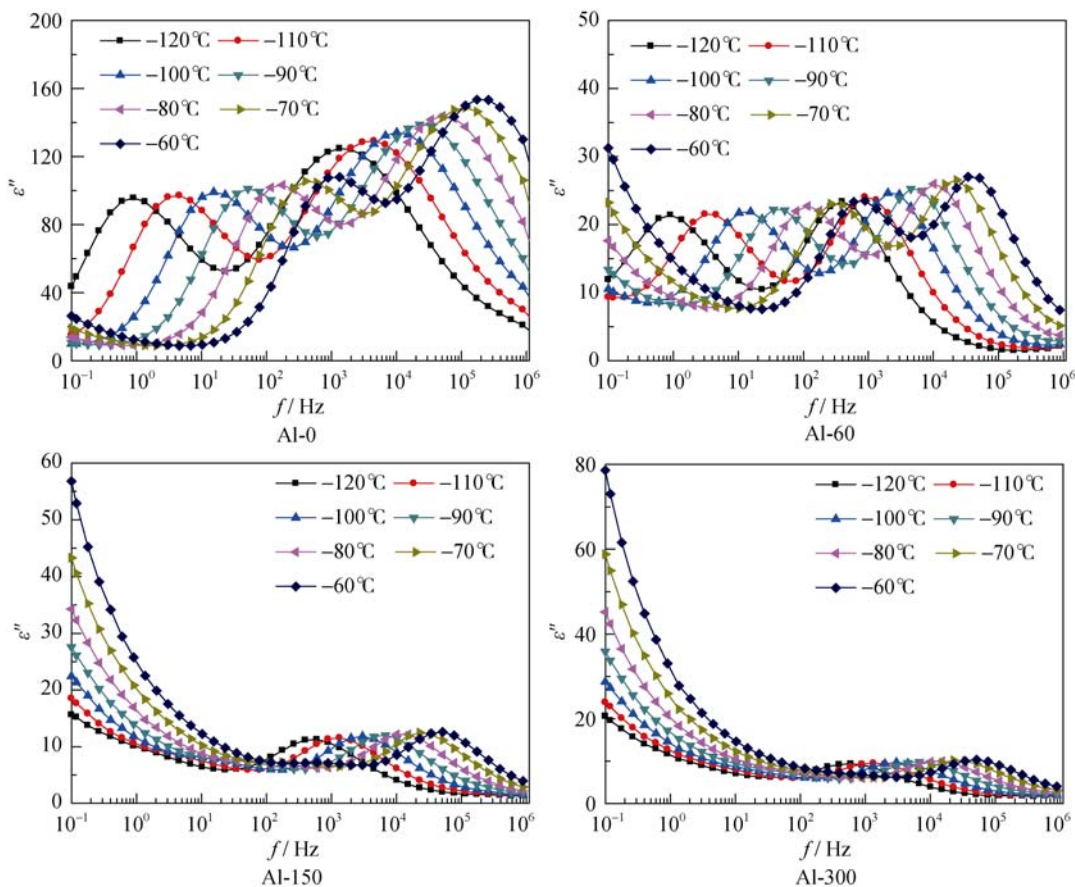


图 5 不同 Al 掺杂量 ZnO 压敏陶瓷试样低温(-120℃~60℃)介电频谱

Fig. 5 Dielectric spectrum of ZnO varistor ceramic samples doped with various Al amounts at low temperature (-120℃~60℃)

图 6(a)为不同 Al 掺杂量 ZnO 压敏陶瓷试样 -100°C 下的介电谱。为了提取松弛峰的峰值, 采用德拜松弛极化理论对曲线进行拟合^[20]。

$$\varepsilon''(\omega) = k_0 \omega^{\alpha_0} + \sum_{i=1}^2 \frac{k_i (\omega \tau_i)^{1-\alpha_i} \cos \frac{\pi \alpha_i}{2}}{1 + 2(\omega \tau_i)^{1-\alpha_i} \sin \frac{\pi \alpha_i}{2} + (\omega \tau_i)^{2(1-\alpha_i)}}$$

介电谱曲线可以分解为一个电导过程和两个松弛极化过程。从图 6(b)可以看到, 不同 Al 含量试样拟合计算后得到的松弛过程的峰值, Al 掺杂会使得松弛峰峰值迅速降低。对于低频损耗峰, 峰值从 88.82 下降到 1.74; 而对于高频损耗峰, 峰值从 133.38 下降到 8.14。由于松弛峰峰值的大小与 ZnO 压敏陶瓷本征缺陷的浓度有关, 因此 Al 掺杂会抑制本征缺陷(氧空位和锌填隙)的形成。结合 XRD 结果可以得到, Al 离子进入了 ZnO 晶粒的填隙位, 这一过程会形成新的杂质缺陷, 并抑制本征缺陷的形成。本征缺陷浓度的降低证明 Al 离子在 ZnO 晶粒中是作为施主掺杂的。

通过低温介电谱, 对不同 Al 掺杂量 ZnO 压敏陶

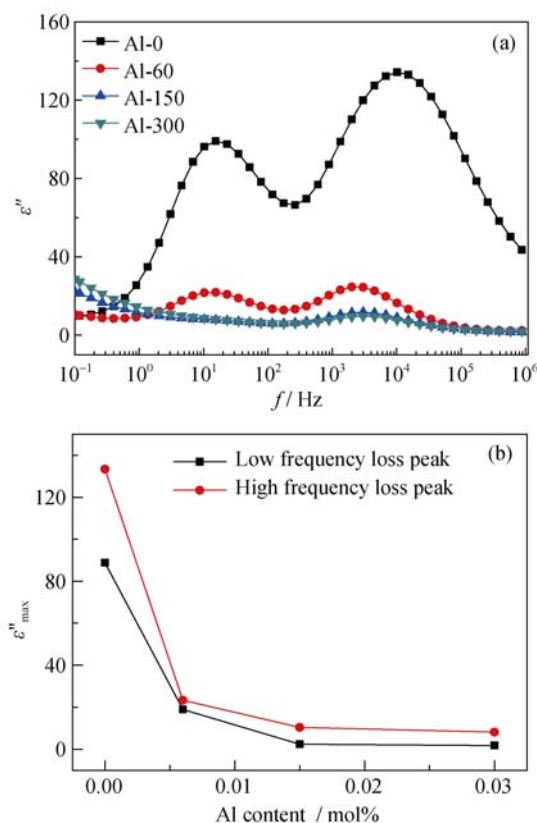


图 6 (a) 不同 Al 掺杂量 ZnO 压敏陶瓷试样 -100°C 介电谱和 (b) 不同 Al 掺杂量试样的松弛峰峰值

Fig. 6 (a) Dielectric spectra of ZnO varistor ceramic samples doped with various Al amounts at -100°C and (b) peak value of relaxation peak for samples doped with various Al amounts

瓷本征缺陷浓度进行了分析。研究发现, 随着 Al 掺杂量的提高, ZnO 压敏陶瓷的本征缺陷(氧空位和锌填隙)浓度明显降低。Al³⁺的离子半径小于 Zn²⁺, 因此 Al³⁺能够轻易地进入 ZnO 晶粒中。Al³⁺离子进入 ZnO 晶粒后会替代 Zn²⁺离子形成替位缺陷或进入 ZnO 晶胞的空隙形成填隙缺陷。对于前一种缺陷, 因为 Al³⁺的离子半径较小, 因此试样的晶格常数会减小; 而对于后一种缺陷, Al³⁺占据本来不存在原子的空隙, 排斥周围的离子, 导致试样的晶格常数增大。从 XRD 图谱得到的计算结果可以看到, 试样的晶格常数呈增大趋势, 因此可以认为, Al³⁺进入 ZnO 晶粒主要形成填隙缺陷。由电荷平衡可知, Al³⁺进入填隙位将产生电子进入导带, 提高了电子浓度, 晶粒电导率也随之提高。而本征缺陷(氧空位和锌填隙)的形成也伴随着电子的产生, 因此电子浓度的提高抑制了本征缺陷的形成。

从原子缺陷模型可知, ZnO 压敏陶瓷晶界势垒高度与本征缺陷浓度密切相关。本征缺陷浓度减小导致晶界势垒高度降低, 低频电导损耗增加, 试样的非线性系数下降。另一方面, 介电谱中高频损耗来自本征缺陷松弛极化过程的贡献, 本征缺陷浓度降低使得高频松弛损耗下降。此外, 本征缺陷浓度降低减弱了 Zn²⁺的扩散, 从而抑制了晶粒生长。晶粒生长受到抑制导致晶粒尺寸减小, 晶界数增加, 从而明显提高试样的压敏电压。

3 结论

实验研究了 Al 掺杂对 ZnO 压敏陶瓷显微结构、电性能和介电性能的影响。随着 Al 掺杂量的增加, ZnO 压敏陶瓷试样的晶粒尺寸明显减小。此外, 压敏电压 E 从 235 V/mm 升高到 292 V/mm, 非线性系数从 41.98 下降到 14.26。低温介电谱测试结果表明, Al 掺杂能够抑制 ZnO 压敏陶瓷本征缺陷的形成。介电常数虚部松弛峰峰值明显下降, 特别是低频松弛峰。氧空位缺陷对应的松弛峰几乎消失不见, 而低频电导损耗明显增加。研究结果表明, Al 掺杂作为一种施主掺杂能够影响 ZnO 压敏陶瓷本征缺陷浓度, 而本征缺陷浓度的变化影响了 ZnO 晶粒的生长, 造成电性能的变化。

参考文献:

- [1] EDA K. Zinc oxide varistor. *IEEE Electrical Insulation Magazine*, 1989, 5(6): 2872-2882.
- [2] GUPTA T K. Application of zinc oxide varistor. *Journal of the*

- American Ceramic Society*, 1990, **73**(7): 1817–1840.
- [3] LIU S Q, HUANG K L, SHONG Z F, *et al.* Preparation of rare earth oxide doped ZnO varistor and its electrical properties. *Journal of Inorganic Materials*, 2000, **15**(2): 376–380.
- [4] LI J Y, LI S T, CHENG P F, *et al.* Advances in ZnO-Bi₂O₃ based varistors. *Journal of Materials Science: Materials in Electronics*, 2015, **26**(7): 4782–4809.
- [5] LI S T, LI J Y, LIU W F, *et al.* Advances in ZnO varistors in China during the past 30 years-fundamentals, processing, and applications. *IEEE Electrical Insulation Magazine*, 2015, **31**(4): 35–44.
- [6] WU J Z, GUO Y Y. Influences of additives on properties of nonlinear ZnO ceramics. *Journal of Inorganic Materials*, 1991, **6**(2): 185–191.
- [7] CLARKE D R. Varistor ceramics. *Journal of the American Ceramic Society*, 1999, **82**(3): 485–502.
- [8] BERNIK S, DANEU N. Characteristics of ZnO-based varistor ceramics doped with Al₂O₃. *Journal of the European Ceramic Society*, 2007, **27**(10): 3163–3170.
- [9] HAN J P, MANTAS P Q, SENOS A M R. Effect of Al and Mn doping on the electrical conductivity of ZnO. *Journal of the European Ceramic Society*, 2001, **21**(10/11): 1883–1886.
- [10] WANG M H, HU K A, ZHAO B Y, *et al.* Electrical characteristics and stability of low voltage ZnO varistors doped with Al. *Materials Chemistry and Physics*, 2006, **100**(1): 142–146.
- [11] SEDKY A, SAWALHA A A, YASSIN A M. Enhancement of electrical conductivity by Al-doped ZnO ceramic varistors. *Physica B*, 2009, **404**(20): 3519–3524.
- [12] CHENG L H, ZHENG L Y, MENG L, *et al.* Electrical properties of Al₂O₃-doped ZnO varistors prepared by Sol-Gel process for device miniaturization. *Ceramics International*, 2012, **38**(1): 457–461.
- [13] WANG Y, LUO F, ZHANG L, *et al.* Microwave dielectric properties of Al-doped ZnO powders synthesized by coprecipitation method. *Ceramics International*, 2013, **39**(8): 8723–8727.
- [14] ZAMIRI R, SINGH B, SCOTT M B, *et al.* Structural and dielectric properties of Al-doped ZnO nanostructures. *Ceramics International*, 2014, **40**(4): 6031–6036.
- [15] ALIM M A. Admittance-frequency response in zinc-oxide varistor ceramics. *Journal of the American Ceramic Society*, 1989, **72**(1): 28–32.
- [16] LI S T, CHENG P F, LI J Y, *et al.* Investigation on defect structure in ZnO varistor ceramics by dielectric spectra. *International Conference on Solid Dielectrics*, 2007: 207–210.
- [17] CHENG P F, LI S T, ZHANG L, *et al.* Characterization of intrinsic donor defects in ZnO ceramics by dielectric spectroscopy. *Applied Physics Letters*, 2008, **93**(1): 012902–1–3.
- [18] ZHAO X T, LI J Y, LI H, *et al.* Intrinsic and extrinsic defect relaxation behavior of ZnO ceramics. *Journal of Applied Physics*, 2012, **111**(12): 124106–1–8.
- [19] WANG C C, LIU L N, LI Q J, *et al.* Revisiting the low-temperature dielectric properties of ZnO. *Journal of Applied Physics*, 2014, **116**(12): 124101–1–8.
- [20] ZHAO X T, LIAO R J, LIANG N C, *et al.* Role of defects in determining the electrical properties of ZnO ceramics. *Journal of Applied Physics*, 2014, **116**(1): 014103–1–10.